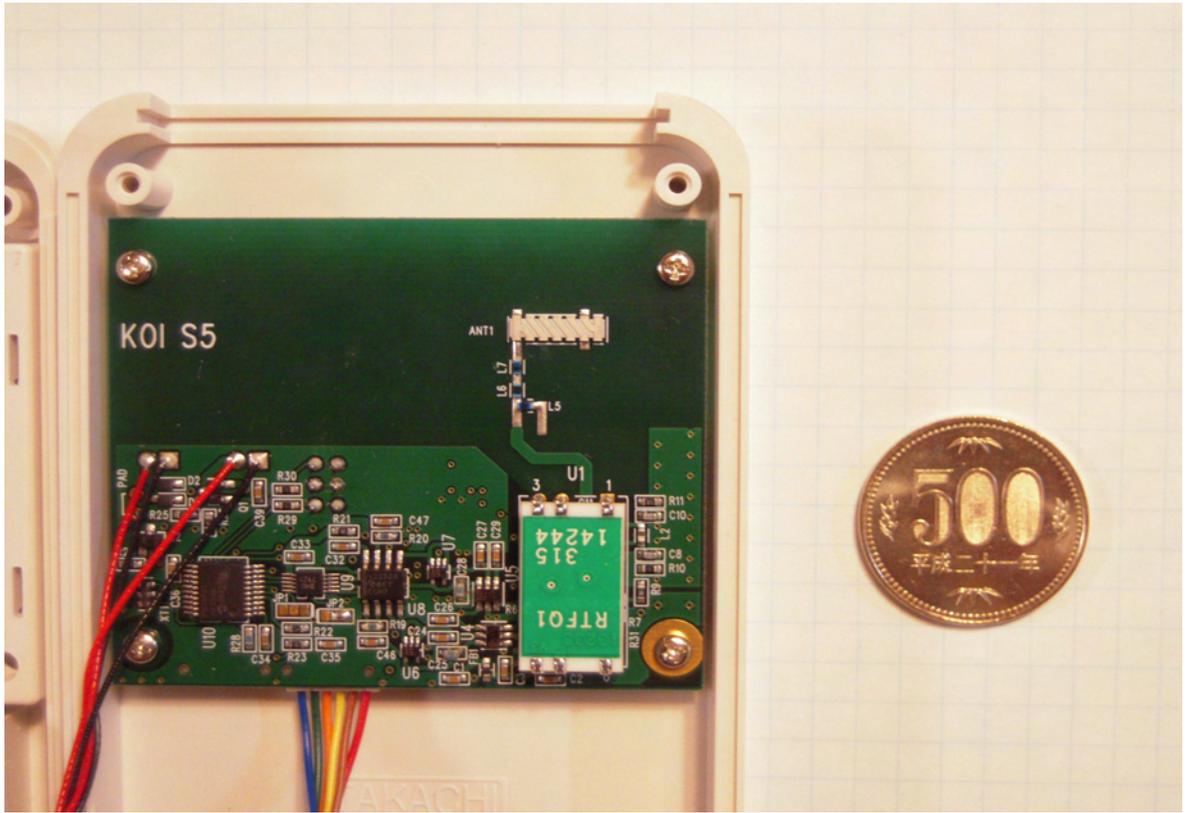
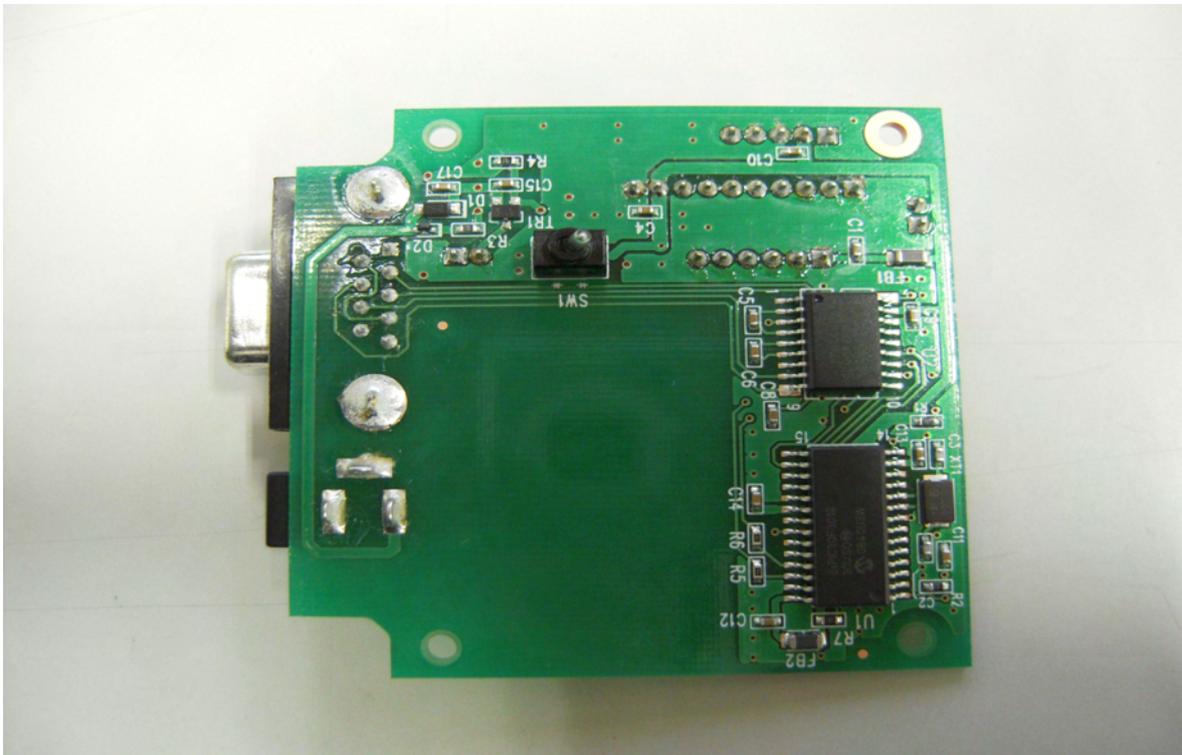


図 II-4-6 センサー親機におけるセンサーデータ処理のフローチャート



図II-4-7 センサー子機の回路基板



図II-4-8 センサー親機の回路基板